

ИНВ. № подл. 1545 	Подл. и дата <i>Рук. Ильин. 09.09.2019</i>	Взам. инв. № ГАВЛ.09-2019	Инв. № дубл. 	Подп. и дата 																																																																	
ГАВЛ.431268.014																																																																					
Перв. примен.																																																																					
Справ. №																																																																					
ЭТИКЕТКА																																																																					
ГАВЛ.431268.014-01ЭТ																																																																					
МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A																																																																					
<p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>																																																																					
<p>Схема расположения выводов для микросхемы 5529TP034A.</p>																																																																					
<p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>																																																																					
<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>																																																																					
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 20%;">Инв. № подл.</td> <td style="width: 20%;">Подл. и дата</td> <td style="width: 20%;">Взам. инв. №</td> <td style="width: 20%;">Инв. № дубл.</td> <td style="width: 20%;">Подп. и дата</td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014-01ЭТ </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014 </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> Перв. примен. </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> Справ. № </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ЭТИКЕТКА </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014-01ЭТ </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 10px;"> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Схема расположения выводов для микросхемы 5529TP034A.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p> </td> </tr> </table>					Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ГАВЛ.431268.014-01ЭТ					ГАВЛ.431268.014					Перв. примен.					Справ. №					ЭТИКЕТКА					ГАВЛ.431268.014-01ЭТ					МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A					<p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>										<p>Схема расположения выводов для микросхемы 5529TP034A.</p>					<p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>					<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>				
Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата																																																																	
ГАВЛ.431268.014-01ЭТ																																																																					
ГАВЛ.431268.014																																																																					
Перв. примен.																																																																					
Справ. №																																																																					
ЭТИКЕТКА																																																																					
ГАВЛ.431268.014-01ЭТ																																																																					
МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A																																																																					
<p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>																																																																					
<p>Схема расположения выводов для микросхемы 5529TP034A.</p>																																																																					
<p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>																																																																					
<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>																																																																					
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 20%;">Инв. № подл.</td> <td style="width: 20%;">Подл. и дата</td> <td style="width: 20%;">Взам. инв. №</td> <td style="width: 20%;">Инв. № дубл.</td> <td style="width: 20%;">Подп. и дата</td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014-01ЭТ </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014 </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> Перв. примен. </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> Справ. № </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ЭТИКЕТКА </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014-01ЭТ </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 10px;"> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Схема расположения выводов для микросхемы 5529TP034A.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p> </td> </tr> </table>					Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ГАВЛ.431268.014-01ЭТ					ГАВЛ.431268.014					Перв. примен.					Справ. №					ЭТИКЕТКА					ГАВЛ.431268.014-01ЭТ					МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A					<p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>										<p>Схема расположения выводов для микросхемы 5529TP034A.</p>					<p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>					<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>				
Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата																																																																	
ГАВЛ.431268.014-01ЭТ																																																																					
ГАВЛ.431268.014																																																																					
Перв. примен.																																																																					
Справ. №																																																																					
ЭТИКЕТКА																																																																					
ГАВЛ.431268.014-01ЭТ																																																																					
МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A																																																																					
<p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>																																																																					
<p>Схема расположения выводов для микросхемы 5529TP034A.</p>																																																																					
<p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>																																																																					
<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>																																																																					
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 20%;">Инв. № подл.</td> <td style="width: 20%;">Подл. и дата</td> <td style="width: 20%;">Взам. инв. №</td> <td style="width: 20%;">Инв. № дубл.</td> <td style="width: 20%;">Подп. и дата</td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014-01ЭТ </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014 </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> Перв. примен. </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> Справ. № </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ЭТИКЕТКА </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> ГАВЛ.431268.014-01ЭТ </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 10px;"> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Схема расположения выводов для микросхемы 5529TP034A.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p> </td> </tr> <tr> <td colspan="5" style="text-align: center; padding: 5px;"> <p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p> </td> </tr> </table>					Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата	ГАВЛ.431268.014-01ЭТ					ГАВЛ.431268.014					Перв. примен.					Справ. №					ЭТИКЕТКА					ГАВЛ.431268.014-01ЭТ					МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A					<p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>										<p>Схема расположения выводов для микросхемы 5529TP034A.</p>					<p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>					<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>				
Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата																																																																	
ГАВЛ.431268.014-01ЭТ																																																																					
ГАВЛ.431268.014																																																																					
Перв. примен.																																																																					
Справ. №																																																																					
ЭТИКЕТКА																																																																					
ГАВЛ.431268.014-01ЭТ																																																																					
МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP034A																																																																					
<p>Микросхемы интегральные серии 5529TP034A поставляются в металлокерамических корпусах МК 4217.44-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>																																																																					
<p>Схема расположения выводов для микросхемы 5529TP034A.</p>																																																																					
<p>Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>																																																																					
<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>																																																																					

1 Основные технические данные

1.1 Основные электрические параметры

Таблица 1 – Электрические параметры микросхем при приёмке и поставке

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , С
		не менее	не более	
1 Выходное напряжение низкого уровня, В при $U_{CC}=2,7$ В, I_{OL} от 1 до 12,0 мА	U_{OL}	-	0,3	+25±10 -60 +85
2 Выходное напряжение высокого уровня, В при $U_{CC}=2,7$ В, I_{OH} от 1 до 12,0 мА	U_{OH}	$U_{CC}-0,3$	-	+25±10 -60 +85
3 Ток потребления статический, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{CC}	-	10,0 ²⁾ 30,0 ²⁾	+25±10 -60 +85
4 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{ILL}, I_{ILH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
5 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=3,63$ В, $U_{OZH}(U_{IOZH})=U_{CC}$, $U_{OZL}(U_{IOZL})=0$ В	I_{OZL}, I_{OZH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
6 Ток доопределения внешнего вывода до низкого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL}	0,005	2,0	+25±10 -60 +85
7 Ток доопределения внешнего вывода до высокого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH}	0,005	2,0	+25±10 -60 +85
8 Время задержки на вентиль ³⁾ , пс при $U_{CC}=3,63$ В, $C_L \leq 150$ пФ	t_{DB}	-	60,0 100,0	+25±10 -60 +85

Инв. № подл.	Подп. и дата	Инв. №	Взам. инв. №	Подп. и дата
1545	Ольга А.А.			

1	Зам.	ГАВЛ.09-2019			Лист
Изм.	Лист	№ докум.	Подп.	Дата	2

ГАВЛ.431268.014-01ЭТ

Окончание таблицы 1

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , С
		не менее	не более	
9 Входная ёмкость, пФ	C_L	-	7,0	+25±10
			10,0	-60 +85
10 Выходная ёмкость, пФ	C_O	-	7,0	+25±10
			10,0	-60 +85
11 Ёмкость входа/выхода, пФ	$C_{I/O}$	-	7,0	+25±10
			10,0	-60 +85

¹⁾ Погрешность задания температуры составляет ± 3 °С.

²⁾ Значения могут быть уточнены в карте заказа.

³⁾ В карте заказа могут устанавливаться другие динамические параметры с указанием метода контроля.

1.2 Предельно-допустимый и предельный режимы эксплуатации

Таблица 2 – Предельно-допустимые и предельные электрические режимы эксплуатации микросхем

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Предельно-допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
1 Напряжение питания, В	U_{CC}	2,7	3,63	-0,4	4,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U_{OZ}	0,0	U_{CC}	-0,4	$U_{CC}+0,4$, но не более 4,0
3 Входное напряжение низкого уровня, В	U_{IL}	0,0	0,4	-0,4	-
4 Входное напряжение высокого уровня, В	U_{IH}	($U_{CC}-0,4$)	U_{CC}	-	$U_{CC}+0,4$, но не более 4,0
5 Выходной ток низкого уровня, мА	I_{OL}	-	12,0	-	24,0
6 Выходной ток высокого уровня, мА	I_{OH}	-	12,0	-	24,0
7 Емкость нагрузки, пФ	C_L	-	150,0	-	250,0

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1545	27.07.2019			

1	Зам.	ГАВЛ.09-2019	<i>Лев</i>	<i>09.11.19</i>	Лист
Изм.	Лист	№ докум.	Подп.	Дата	

ГАВЛ.431268.014-01ЭТ

1.3 Содержание драгоценных металлов в 1000 шт. микросхем:

ЗОЛОТО - _____ г;

СЕРЕБРО - _____ г.

1.4 Цветных металлов не содержится.

2 Надежность

Наработка до отказа в режимах и условиях эксплуатации, допускаемых АЕНВ.431260.290ТУ, должна быть не менее 140 000 ч при температуре окружающей среды не более $(65 + 5)^\circ\text{C}$ и не менее 200 000 ч в облегченном режиме при $U_{CC} = 3,0 \text{ В} \pm 5\%$, выходные токи I_{OL} , I_{OH} не более 50 % от предельно-допустимых значений, установленных в таблице 2.

Гамма – процентный срок сохраняемости (T_{Cu}) микросхем при $\gamma = 99\%$ при хранении в упаковке изготовителя в отапливаемом хранилище или в хранилище с регулируемыми влажностью и температурой, или в местах хранения микросхем, вмонтированных в защищенную аппаратуру или находящихся в защищенном комплексе ЗИП, должен быть – 25 лет. Требования к показателям безотказности действуют в пределах срока службы T_{sl} , установленного численно равным T_{Cu} .

3 Гарантии изготовителя

Предприятие-изготовитель гарантирует соответствие поставляемой микросхемы всем требованиям ТУ в течение гамма-процентного срока сохраняемости и наработки до отказа в пределах срока службы T_{sl} , установленного численно равным T_{Cu} , при соблюдении потребителем режимов и условий эксплуатации, правил хранения и транспортирования, а также указаний по применению, установленных в ТУ.

Срок гарантии исчисляется с даты изготовления, нанесенной на микросхеме.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1545				

Изм.	Зам.	ГАВЛ.09-2019		08.09	Лист
Изм.	Лист	№ докум.	Подл.	Дата	4

4 Сведения о приемке

Микросхемы интегральные 5529TP034A соответствуют техническим условиям АЕНВ.431260.290ТУ и признаны годными для эксплуатации.

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае проставки общего штампа СКК)

ШТАМП «Перепроверка произведена _____»
дата

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае проставки общего штампа СКК)

Цена договорная

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1545	Документ			

1	Зам.	ГАВЛ.09-2019	<i>Сергей Ильин</i>		Лист
Изм.	Лист	№ докум.	Подл.	Дата	5

ГАВЛ.431268.014-01ЭТ

5 Указания по эксплуатации

5.1 Допустимое значение потенциала СЭ – не более 2000 В при использовании стандартных периферийных ячеек и не более 1000 В при использовании периферийных ячеек без верхнего защитного диода, что указывается в карте заказа.

5.2 Для влагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭП-730 по ГОСТ 20824 в 3 слоя.

5.3 Рекомендуется установку и крепление микросхем 5529TP034A на платы проводить в соответствии с рисунком 1. Вид формовки микросхем 5529TP034A - в соответствии с рисунком 2.

Микросхемы пригодны для монтажа в аппаратуре операциями пайки по ОСТ 11 073.063 при установке их на некерамические платы. Допустимое количество исправлений дефектов пайки отдельных выводов микросхемы – не более двух.

Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности.

Устанавливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

Рекомендуемые размеры формовки и обрезки выводов микросхем приводятся в договоре поставки микросхем.

5.4 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), указанными в картах заказа, должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество, и номиналы конденсаторов определяются разработчиком аппаратуры. Дополнительные указания по производству аппаратуры приводят в картах заказа.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1545	Документ			

1	Зам.	ГАВЛ.09-2019		09.09.19
Изм.	Лист	№ докум.	Подп.	Дата

ГАВЛ.431268.014-01ЭТ

Лист

6

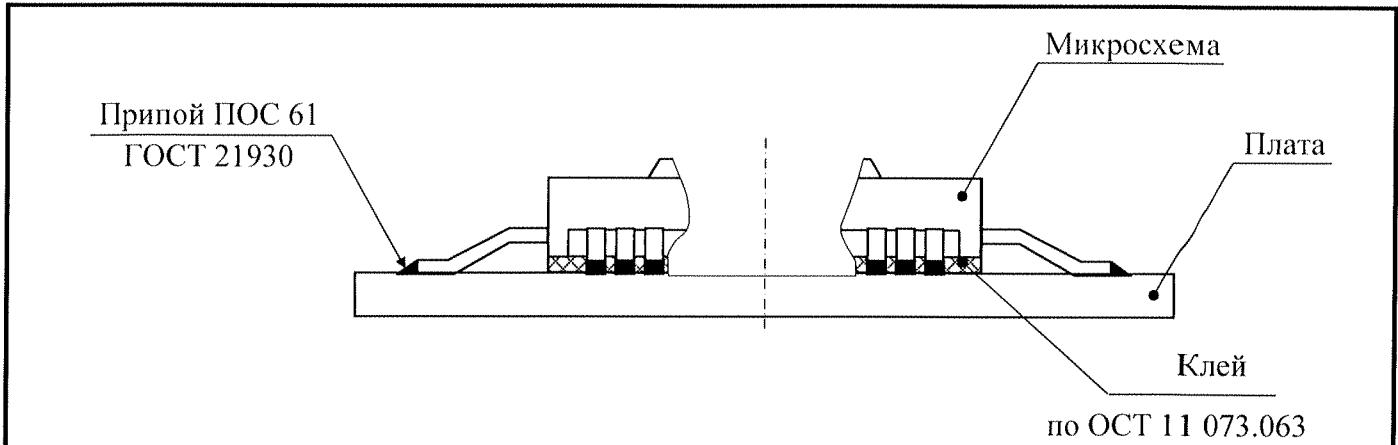


Рисунок 1 – Пример установки и крепления микросхем 5529TP034А на плате

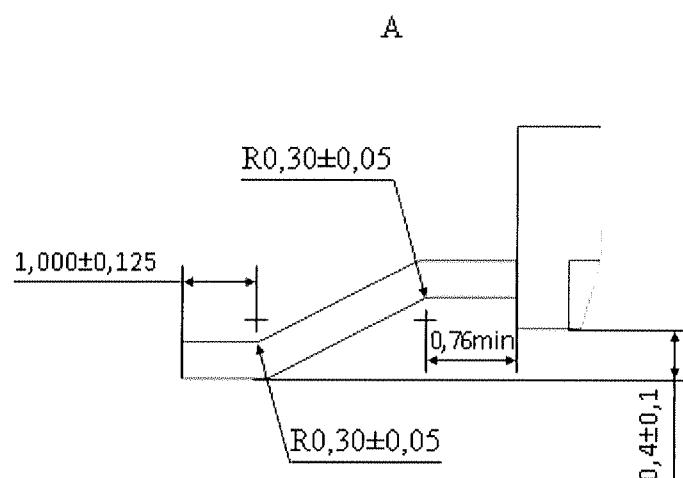
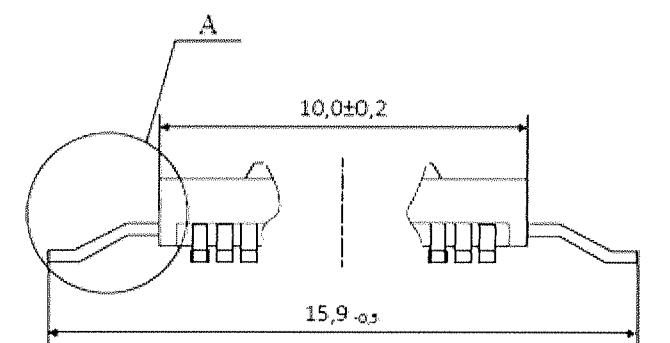
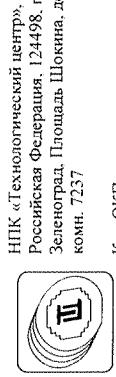


Рисунок 2 – Рекомендуемый вид формовки и обрезки выводов микросхем 5529TP034А

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1545	Документ			

1	Зам.	ГАВЛ.09-2019	<i>Дар</i>	08.09
Изм.	Лист	№ докум.	Подп.	Дата



НПК «Технологический центр»,
Российская Федерация, 124498, г. Москва,
Зеленоград, Пионерская улица, дом 1, строение 7
комн. 7237

Код ОКП
Микросхема 5529ГР034А
Указывается

Микросхема 5529ГР034А
ГАВЛ.431268.014-01ЭТ

регистрационный номер карты заказа

ЭТИКЕТКА

МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529ГР034А

Микросхемы интегральные серии 5529ГР034А поставляются в металлокерамических корпусах МК 421744-1. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.

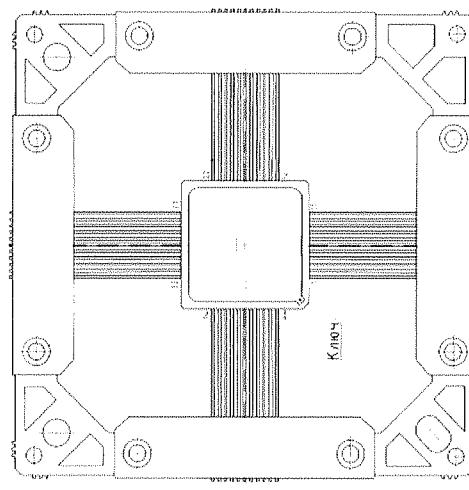


Схема расположения выводов для микросхемы 5529ГР034А.

Обозначения выводов условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.

Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.

1 Зам. ГАВЛ.09-2019 *Барбакан*

5529ГР034А

1 Основные технические данные

1.1 Основные электрические параметры

Таблица 1 – Электрические параметры микросхем при приёмке и поставке

Название параметра, обозначение единицы физической величины, режим измерения	Выходное напряжение низкого уровня, В	Выходное напряжение высокого уровня, В	Норма параметра не менее	Буквенное обозначение параметра	Норма параметра не более	Температура среды ¹⁾ , С
1 Выходное напряжение низкого уровня, В при $U_{CC}=2,7$ В, I_{OL} от 1 до 12,0 мА	U_{OL}	-	0,3	+25±10	-60	+85
2 Выходное напряжение высокого уровня, В при $U_{CC}=2,7$ В, I_{OH} от 1 до 12,0 мА	U_{OH}	-	-	+25±10	-60	+85
3 Ток потребления статический, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $I_{IL}=0$ В	I_{CC}	-	$10,0^{(2)}$	$10,0^{(2)}$	-	+25±10
4 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $I_{IL}=0$ В	I_{ILH} , I_{IHL}	-3,0	1,0	-1,0	1,0	+85
5 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=3,63$ В, $U_{OZH}(U_{IOZH})=U_{CC}$, $I_{OZH}(U_{IOZH})=0$ В	I_{OZH} , I_{ZH}	-3,0	3,0	-1,0	1,0	+25±10
6 Ток доопределения внешнего вывода до низкого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $I_{IL}=0$ В	I_{RL}	0,005	2,0	-60	-60	+85
7 Ток доопределения внешнего вывода до высокого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $I_{IL}=0$ В	I_{RH}	0,005	2,0	-60	-60	+85
8 Время задержки на вентиль ³⁾ , пс при $U_{CC}=3,63$ В, $C_L \leq 150$ пФ	t_{DB}	-	100,0	60,0	60,0	+25±10

1 Зам. ГАВЛ.09-2019

2

3) 2271ГУ24

Окончание таблицы 1

Найменование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра	Температура срелы ¹⁾ , С
9 Входная ёмкость, пФ	C _I	-	не менее 7,0 +25±10
10 Выходная ёмкость, пФ	C _O	-	10,0 -60 +85 +25±10
11 Ёмкость входа/выхода, пФ	C _{I/O}	-	10,0 -60 +85 +25±10

1) Погрешность задания температуры составляет $\pm 3^{\circ}\text{C}$.

2) Значения могут быть уточнены в карте заказа.

3) В карте заказа могут устанавливаться другие динамические параметры с указанием метода контроля.

1.2 Предельно-допустимый и предельный режимы эксплуатации

Таблица 2 – Предельно-допустимые и предельные электрические режимы эксплуатации микросхем

Найменование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Предельно-допустимый режим	Предельный режим
1 Напряжение питания, В	U _{CC}	2,7	3,63 -0,4 4,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U _{OZ}	0,0	U _{CC} -0,4 U _{CC} +0,4, но не более 4,0
3 Входное напряжение низкого уровня, В	U _{IL}	0,0	0,4 -0,4 -
4 Входное напряжение высокого уровня, В	U _{IH}	(U _{CC} -0,4)	U _{CC} - U _{CC} +0,4, но не более 4,0
5 Выходной ток низкого уровня, мА	I _{OZ}	-	12,0 - 24,0
6 Выходной ток высокого уровня, мА	I _{OH}	-	12,0 - 24,0
7 Ёмкость нагрузки, пФ	C _L	-	150,0 - 250,0

1 Зам. ГАВЛ 09-2019

5529ГР034А

1 Зам. ГАВЛ 09-2019

1.3 Содержание драгоценных металлов в 1000 шт. микросхем:

золото - _____ г;
серебро - _____ г.

1.4 Цветных металлов не содержится.

2 Надежность

Наработка до отказа в режимах и условиях эксплуатации, допускаемых АЕНВ.431260.290ГУ, должна быть не менее 140 000 ч при температуре окружающей среды не более $(65 + 5)^{\circ}\text{C}$ и не менее 200 000 ч в облегченном режиме при $U_{CC} = 3,0 \text{ В} \pm 5\%$, выходные токи I_{OZ}, I_{OH} не более 50 % от предельно-допустимых значений, установленных в таблице 2.

Гамма – процентный срок сохраняемости (T_{cy}) микросхем при $\gamma = 99\%$ при хранении в упаковке изготавителя в отапливаемом хранилище или в хранилище с регулируемыми влажностью и температурой, или в местах хранения микросхем, монтируемых в защищенной аппаратуре или находящихся в защищенном комплексе ЗИП, должен быть – 25 лет. Требования к показателям безотказности действуют в пределах срока службы ГсЛ, установленного численно равным T_{cy} .

3 Гарантии изготавителя

Предприятие-изготавитель гарантирует соответствие поставляемой микросхемы всем требованиям ТУ в течение гамма-процентного срока сохраняемости и наработки до отказа в пределах срока службы ТсЛ, установленного численно равным T_{cy} , при соблюдении потребителем режимов и условий эксплуатации, правил хранения и транспортирования, а также указаний по применению, установленных в ТУ.

Срок гарантии исчисляется с даты изготовления, нанесенной на микросхеме.

4 Сведения о приемке

Микросхемы интегральные 5529TP034A соответствуют техническим условиям АЕНВ.43/260.290ГУ и признаны годными для эксплуатации.

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП ВП
ШТАМП СКК _____
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае проставки общего штампа СКК)

ШТАМП «Перепроверка произведена _____»
дата

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП ВП
ШТАМП СКК _____
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае проставки общего штампа СКК)

Цена договорная

5 Указания по эксплуатации

5.1 Допустимое значение потенциала СЭ – не более 2000 В при использовании стандартных периферийных ячеек и не более 1000 В при использовании периферийных ячеек без верхнего защитного диода, что указывается в карте заказа.

5.2 Для влагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭП-730 по ГОСТ 20824 в 3 слоя.

5.3 Рекомендуется установку и крепление микросхем 5529TP034A на платы проводить в соответствии с рисунком 1. Вид формовки микросхем 5529TP034A - в соответствии с рисунком 2.

Микросхемы пригодны для монтажа в аппаратуре операциями пайки по ОСТ 11 073.063 при установке их на некерамические платы. Допустимое количество исправлений дефектов пайки отдельных выводов микросхемы – не более двух. Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности. Установливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

Рекомендуемые размеры формовки и обрезки выводов микросхем приводятся в договоре поставки микросхем.

5.4 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), указанными в картах заказа, должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество, и номиналы конденсаторов определяются разработчиком аппаратуры. Дополнительные указания по производству аппаратуры приводят в картах заказа.

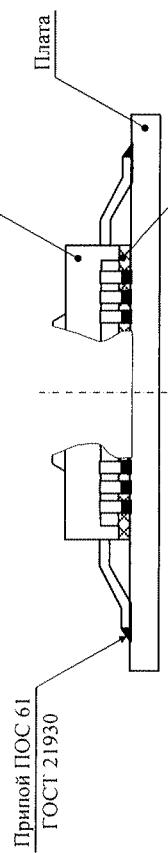
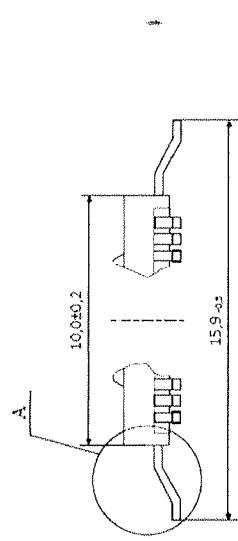
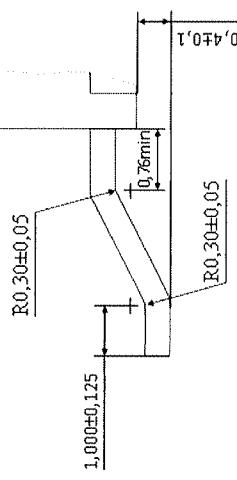


Рисунок 1 – Пример установки и крепления микросхем 5529TP034A на плате



A



A

Рисунок 2 – Рекомендуемый вид формовки и обрезки выводов микросхем 5529TP034A

Содержание

1 Подлинник этикетки со штампом ГАВЛ.431268.014-01ЭТ	1–7, 12, 13
2 Оригинал этикетки (листы без штампа на страницах, имеющих свою нумерацию)	8–11

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1545	С.Н. А.О. 2019			

Зам.	ГАВЛ.09-2019	С.Н. А.О. 2019	Подп.	Дата
Изм.	Лист	№ докум.	Подп.	Дата

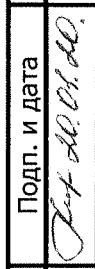
ГАВЛ.431268.014-01ЭТ

Лист

12

Лист регистрации изменений

Изм.	Номера листов (страниц)				Всего листов (страниц)	№ документа	Входящий № сопроводительного документа и дата	Подпись	Дата
	измененных	замененных	новых	аннулированных					
1	-	13	-	-	13	ГАВЛ.09-2019	-		09.12.2019

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1345				

Изм.	Зам.	ГАВЛ.09-2019		Лист
Изм.	Лист	№ докум.	Подп.	Дата
1				13

ГАВЛ.431268.014-01ЭТ