

<p>Перв. примен.</p> <p>ГАВЛ.431268.016</p>		<p>НПК «Технологический центр», Российская Федерация, 124498, г. Москва, Зеленоград, Площадь Шокина, дом 1, строение 7 комн. 7237</p> <p>Код ОКП _____</p>	<p>Микросхема 5529TP054-</p> <p>Указывается</p>
<p>Справ. №</p>			
<p>Подп. и дата</p> <p><i>15.02.2020</i></p>	<p>Взам. инв. №</p>	<p>Инв. № дубл.</p>	<p>Подп. и дата</p>

ЭТИКЕТКА
ГАВЛ.431268.016ЭТ
МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP054

Микросхемы интегральные серии 5529TP054 поставляются в металлокерамических корпусах МК 4248.144-3. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.

Схема расположения выводов для микросхемы 5529TP054.
 Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.

Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.

ГАВЛ.431268.016ЭТ

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
<i>15.02.2020</i>				
I	Зам.	ГАВЛ.09-2019	<i>15.02.2020</i>	
Изм.	Лист	№ докум.	Подп.	Дата
Разраб. Астахова <i>15.02.2020</i>				
Пров. Тикашкин <i>15.02.2020</i>				
СКК Казинский <i>15.02.2020</i>				
Н. контр. Казаков <i>15.02.2020</i>				
Утв. Денисов <i>15.02.2020</i>				

Микросхема интегральная 5529TP054 Этикетка		Лит.	Лист	Листов
		A	1	13

Копировал _____

Формат А4

1 Основные технические данные

1.1 Основные электрические параметры

Таблица 1 – Электрические параметры микросхем при приёмке и поставке

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , С
		не менее	не более	
1 Выходное напряжение низкого уровня, В при $U_{CC}=2,7$ В, I_{OL} от 1 до 12,0 мА	U_{OL}	-	0,3	+25±10 -60 +85
2 Выходное напряжение высокого уровня, В при $U_{CC}=2,7$ В, I_{OH} от 1 до 12,0 мА	U_{OH}	$U_{CC}-0,3$	-	+25±10 -60 +85
3 Ток потребления статический, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{CC}	-	10,0 ²⁾ 30,0 ²⁾	+25±10 -60 +85
4 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{ILL}, I_{ILH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
5 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=3,63$ В, $U_{OZH}(U_{IOZH})=U_{CC}$, $U_{OZL}(U_{IOZL})=0$ В	I_{OZL}, I_{OZH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
6 Ток доопределения внешнего вывода до низкого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL}	0,005	2,0	+25±10 -60 +85
7 Ток доопределения внешнего вывода до высокого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH}	0,005	2,0	+25±10 -60 +85
8 Время задержки на вентиль ³⁾ , пс при $U_{CC}=3,63$ В, $C_L \leq 150$ пФ	t_{DB}	-	60,0 100,0	+25±10 -60 +85

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1562	20.07.2019			

1	Зам.	ГАВЛ.09-2019	<i>Печ.</i>	<i>М.К.Р.</i>	ГАВЛ.431268.016ЭТ	Лист
Изм.	Лист	№ докум.	Подп.	Дата		2

Окончание таблицы 1

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , С
		не менее	не более	
9 Входная ёмкость, пФ	C_I	-	7,0	+25±10
			10,0	-60 +85
10 Выходная ёмкость, пФ	C_O	-	7,0	+25±10
			10,0	-60 +85
11 Ёмкость входа/выхода, пФ	$C_{I/O}$	-	7,0	+25±10
			10,0	-60 +85

¹⁾ Погрешность задания температуры составляет ± 3 °С.

²⁾ Значения могут быть уточнены в карте заказа.

³⁾ В карте заказа могут устанавливаться другие динамические параметры с указанием.

1.2 Предельно допустимый и предельный режимы эксплуатации

Таблица 2 – Предельно-допустимые и предельные электрические режимы эксплуатации микросхем

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Предельно-допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
1 Напряжение питания, В	U_{CC}	2,7	3,63	-0,4	-4,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U_{OZ}	0,0	U_{CC}	-0,4	$U_{CC}+0,4$, но не более 4,0
3 Входное напряжение низкого уровня, В	U_{IL}	0,0	0,4	-0,4	-
4 Входное напряжение высокого уровня, В	U_{IH}	($U_{CC}-0,4$)	U_{CC}	-	$U_{CC}+0,4$, но не более 4,0
5 Выходной ток низкого уровня, мА	I_{OL}	-	12,0	-	24,0
6 Выходной ток высокого уровня, мА	I_{OH}	-	12,0	-	24,0
7 Емкость нагрузки, пФ	C_L	-	150,0	-	250,0

Инв. № подп.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
<i>Документ</i>				

Инв. № подп.	Подп. и дата
<i>Документ</i>	

1	Зам.	ГАВЛ.09-2019	<i>Бар</i>	<i>08/11/19</i>	ГАВЛ.431268.016ЭТ	Лист
Изм.	Лист	№ докум.	Подп.	Дата		3

1.3 Содержание драгоценных металлов в 1000 шт. микросхем:

ЗОЛОТО - _____ г;

СЕРЕБРО - _____ г.

1.4 Цветных металлов не содержится.

2 Надежность

Наработка до отказа в режимах и условиях эксплуатации, допускаемых АЕНВ.431260.290ТУ, должна быть не менее 140 000 ч при температуре окружающей среды не более $(65 + 5)^\circ\text{C}$ и не менее 200 000 ч в облегченном режиме при $U_{CC} = 3,0 \text{ В} \pm 5\%$, выходные токи I_{OL} , I_{OH} не более 50 % от предельно-допустимых значений, установленных в таблице 2.

Гамма – процентный срок сохраняемости ($T_{Сγ}$) микросхем при $\gamma = 99\%$ при хранении в упаковке изготовителя в отапливаемом хранилище или в хранилище с регулируемыми влажностью и температурой, или в местах хранения микросхем, вмонтированных в защищенную аппаратуру или находящихся в защищенном комплексе ЗИП, должен быть – 25 лет. Требования к показателям безотказности действуют в пределах срока службы $T_{Сл}$, установленного численно равным $T_{Сγ}$.

3 Гарантий изготовителя

Предприятие-изготовитель гарантирует соответствие поставляемой микросхемы всем требованиям ТУ в течение гамма-процентного срока сохраняемости и наработки до отказа в пределах срока службы $T_{Сл}$, установленного численно равным $T_{Сγ}$, при соблюдении потребителем режимов и условий эксплуатации, правил хранения и транспортирования, а также указаний по применению, установленных в ТУ.

Срок гарантии исчисляется с даты изготовления, нанесенной на микросхеме.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1564	Лит. А. А. 20.06.			

Изм.	Зам.	ГАВЛ.09-2019	Подп.	Дата	Лист
					4

ГАВЛ.431268.016ЭТ

4 Сведения о приемке

Микросхемы интегральные 5529TP054 соответствуют техническим условиям АЕНВ.431260.290ТУ и признаны годными для эксплуатации.

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае поставки общего штампа СКК)

ШТАМП «Перепроверка произведена _____»
дата

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае проставки общего штампа СКК)

Цена договорная

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.
1506	Лист 00.07.20		

1	Зам.	ГАВЛ.09-2019	<i>Лист</i>	09.09.19	ГАВЛ.431268.016ЭТ	Лист
Изм.	Лист	№ докум.	Подп.	Дата		5

5 Указания по эксплуатации

5.1 Допустимое значение потенциала СЭ – не более 2000 В при использовании стандартных периферийных ячеек и не более 1000 В при использовании периферийных ячеек без верхнего защитного диода, что указывается в карте заказа.

5.2 Для влагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭП-730 по ГОСТ 20824 в 3 слоя.

5.3 Рекомендуется установку и крепление микросхем 5529TP054 на платы проводить в соответствии с рисунком 1. Вид формовки микросхем 5529TP054 - в соответствии с рисунком 2.

Микросхемы пригодны для монтажа в аппаратуре операциями пайки по ОСТ 11 073.063 при установке их на некерамические платы. Допустимое количество исправлений дефектов пайки отдельных выводов микросхемы – не более двух.

Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности.

Устанавливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

Рекомендуемые размеры формовки и обрезки выводов микросхем приводятся в договоре поставки микросхем.

5.4 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), указанными в картах заказа, должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество, и номиналы конденсаторов определяются разработчиком аппаратуры.

Дополнительные указания по производству аппаратуры приводят в картах заказа.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.
1062	Софья Ильинская		

Изм.	Зам.	ГАВЛ.09-2019	Подп.	Дата	Лист
Изм.	Лист	№ докум.	Подп.	Дата	6

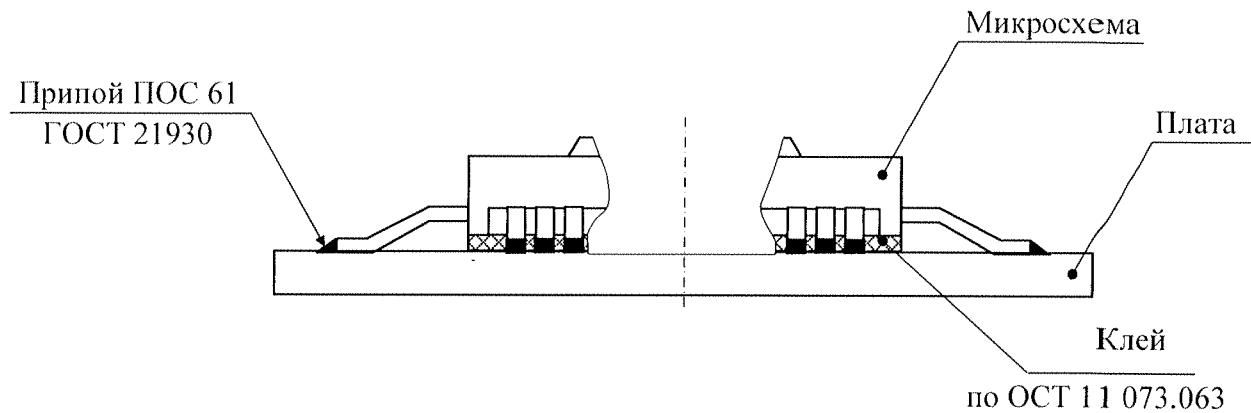


Рисунок 1 – Пример установки и крепления микросхем 5529TP054 на плате

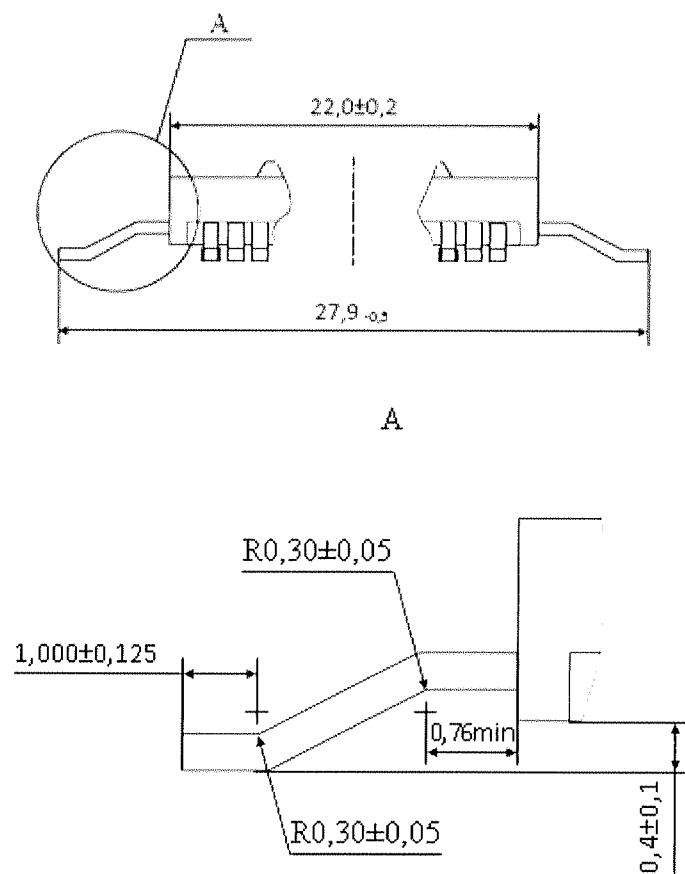


Рисунок 2 – Рекомендуемый вид формовки и обрезки выводов микросхем 5529TP054

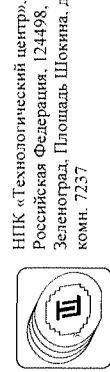
Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
156d	Жуков АО			

ГАВЛ.431268.016ЭТ

Лист

7

Изм.	Лист	№ докум.	Подп.	Дата
1	Зам.	ГАВЛ.09-2019	РД	08.01.19



НПК «Технологический центр»
Российская Федерация, 124498, г. Москва,
Зеленоград, Площадь Шокина, дом 1, строение 7
контн. 7237

Код ОКП _____

регистрационный номер карты заказа

ЭТИКЕТКА
ГАВЛ.431268.016ЭТ

МИКРОСХЕМА ИНТЕРРАЛЬНАЯ 5529ТР054

Микросхемы интегральные серии 5529ТР054 поставляются в металлокерамических корпусах МК 4248.144-3. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.

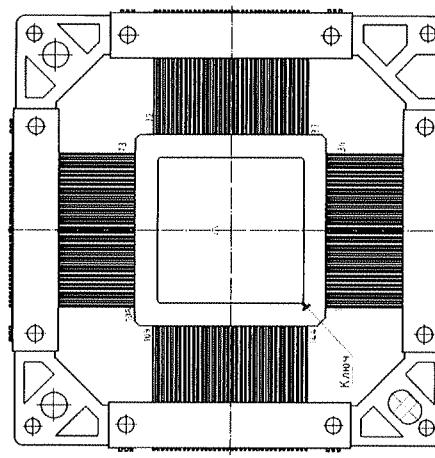


Схема расположения выводов для микросхемы 5529ТР054.

Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.

Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки..

1 Основные технические данные

1.1 Основные электрические параметры

Таблица 1 – Электрические параметры микросхем при приёмке и поставке

Назначение параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра	Температура среды, С
1 Выходное напряжение низкого уровня, В при $U_{CC}=2,7$ В, I_{OL} от 1 до 12,0 мА	U_{OL}	-	0,3 +85 $+25\pm 10$
2 Выходное напряжение высокого уровня, В при $U_{CC}=2,7$ В, I_{OH} от 1 до 12,0 мА	U_{OH}	$U_{CC}-0,3$	- -60 $+85$
3 Ток потребления статический, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{CC}	-	$10,0^2)$ $30,0^2)$ $+60$ $+85$ $+25\pm 10$
4 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{HLL}, I_{HHL}	-1,0 -3,0	1,0 3,0 -60 $+85$ $+25\pm 10$
5 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=3,63$ В, $U_{OZH}(U_{IOZH})=U_{CC}$, $U_{OZL}(U_{IOZL})=0$ В	I_{OZH}, I_{OZL}	-1,0 -3,0	1,0 3,0 -60 $+85$ $+25\pm 10$
6 Ток доопределения внешнего вывода до низкого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL}	0,005	2,0 -60 $+85$ $+25\pm 10$
7 Ток доопределения внешнего вывода до высокого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH}	0,005	2,0 -60 $+85$ $+25\pm 10$
8 Время задержки на вентиль ³⁾ , пс при $U_{CC}=3,63$ В, $C_L \leq 150$ пФ	t_{DB}	-	60,0 100,0 $+60$ $+85$ $+25\pm 10$

5529TR054

ГАВЛ.09.2019

15.07.2019

1

1 Зав. ГАВЛ.09.2019

15.07.2019

Окончание таблицы 1

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра не менее	Норма параметра не более	Температура среды ¹⁾ , С
9 Входная ёмкость, пФ	C_1	-	10,0	+25±10 -60 +85
10 Выходная ёмкость, пФ	C_0	-	10,0	+25±10 -60 +85
11 Ёмкость выходных выходов, пФ	$C_{\text{вых}}$	-	10,0	+25±10 -60 +85

1) Погрешность задания температуры составляет $\pm 3^\circ\text{C}$.

2) Значения могут быть уточнены в карте заказа.

3) В карте заказа могут устанавливаться другие динамические параметры с указанием метода контроля.

1.2 Пределно допустимый и предельный режимы эксплуатации

Таблица 2 – Пределно-допустимые и предельные электрические режимы эксплуатации микросхем

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Пределно-допустимый режим		Пределочный режим
		не менее	не более	
1 Напряжение питания, В	U_{CC}	2,7	3,63	-0,4 4,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U_{OZ}	0,0	U_{CC}	-0,4 $U_{\text{CC}}+0,4$, но не более 4,0
3 Входное напряжение низкого уровня, В	U_{IL}	0,0	0,4	-0,4 -
4 Входное напряжение высокого уровня, В	U_{IH}	$(U_{\text{CC}}-0,4)$	U_{CC}	- $U_{\text{CC}}+0,4$, но не более 4,0
5 Выходной ток низкого уровня, мА	ток	I_{OL}	-	12,0 - 24,0
6 Выходной ток высокого уровня, мА	ток	I_{OH}	-	12,0 - 24,0
7 Ёмкость нагрузки, пФ		C_L	-	150,0 - 250,0

5529TP054

3

1.3 Содержание драгоценных металлов в 1000 шт. микросхем:

золото - _____ Г;
серебро - _____ Г.

1.4 Цветных металлов не содержится.

2 Надежность

Наработка до отказа в режимах и условиях эксплуатации, допускаемых АЕНВ.431260.290ТУ, должна быть не менее 140 000 ч при температуре окружающей среды не более $(65 \pm 5)^\circ\text{C}$ и не менее 200 000 ч в облегченном режиме при $U_{\text{CC}} = 3,0 \text{ В} \pm 5 \%$, выходные токи $I_{\text{OL}}, I_{\text{OH}}$ не более 50 % от предельно-допустимых значений, установленных в таблице 2.

Гамма – процентный срок сохраняемости (T_{Cu}) микросхем при $\gamma = 99 \%$ при хранении в упаковке изготавляемом хранилище или в хранилище с регулируемыми влажностью и температурой, или в местах хранения микросхем, вмонтированных в защищенную аппаратуру или находящихся в защищенном комплексе ЗИП, должен быть – 25 лет. Требования к показателям безотказности действуют в пределах срока службы Тсд, установленного численно равным T_{Cu} .

3 Гарантии изготовителя

Предприятие-изготовитель гарантирует соответствие поставляемой микросхемы всем требованиям Ту в течение гамма-процентного срока сохраняемости и наработки до отказа в пределах срока службы Тсд, установленного численно равным T_{Cu} , при соблюдении потребителем режимов и условий эксплуатации, правил хранения и транспортирования, а также указаний по применению, установленных в Ту.

Срок гарантии исчисляется с даты изготовления, нанесенной на микросхему.

5529TP054

4

1 Зав. ГАЗЛ.09.2019

5529TP054

3

Сергей Смирнов

4 Сведения о приемке

Микросхемы интегральные 5529TP054 соответствуют техническим условиям АЕНВ.431260.290ГУ и признаны годными для эксплуатации.

Приняты по _____ от _____

указывают документ о приемке (извещение, акт и др.)
дата

ШТАМП ВП

(индивидуальный
или общий) подпись лица, ответственного за приемку
(помещают в случае поставки общего штампа СКК)

ШТАМП «Перепроверка произведена _____»

дата

Приняты по _____ от _____

указывают документ о приемке (извещение, акт и др.)
дата

ШТАМП ВП

(индивидуальный
или общий) подпись лица, ответственного за приемку
(помещают в случае поставки общего штампа СКК)

Цена договорная

5529TP054

1 Зап. ГАВЛ09-2019 *Олег Сидоров* 12.12.18

5 Указания по эксплуатации

5.1 Допустимое значение потенциала СЭ – не более 2000 В при использовании стандартных периферийных ячеек и не более 1000 В при использовании ячеек без верхнего защитного диода, что указывается в карте заказа.

5.2 Для излагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭП-730 по ГОСТ 20824 в 3 слоя.

5.3 Рекомендуется установку и крепление микросхем 5529TP054 на платы проводить в соответствии с рисунком 1. Вид формовки микросхем 5529TP054 – в соответствии с рисунком 2.

Микросхемы пригодны для монтажа в аппаратуре операциями пайки по ОСТ 11 073.063 при установке их на некерамические платы. Допустимое количество исправленный дефектов пайки отдельных выводов микросхемы – не более двух.

Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности. Установливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

Рекомендуемые размеры формовки и обрезки выводов микросхем приводятся в договоре поставки микросхем.

5.4 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), указанными в картах заказа, должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество, и номиналы конденсаторов определяются разработчиком аппаратуры.

Дополнительные указания по производству аппаратуры приводят в картах заказа.

1 Зам. ГАВЛ09-2019 *Олег Сидоров* 12.12.18

5529TP054

6

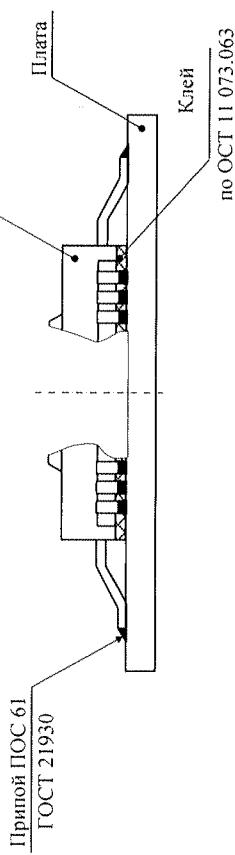


Рисунок 1 – Пример установки и крепления микросхем 5529TP054 на плате

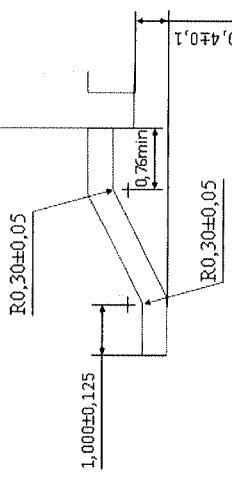
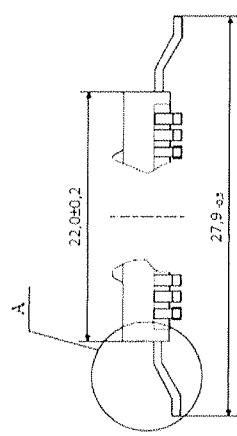


Рисунок 2 – Рекомендуемый вид формовки и обрезки выводов микросхем 5529TP054

5529TP054

7

ГАВЛ 09.2016
Зав. 5529TP054
1

Содержание

1 Подлинник этикетки со штампом ГАВЛ.431268.016ЭТ	1–7, 12, 13
2 Оригинал этикетки (листы без штампа на страницах, имеющих свою нумерацию)	8–11

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
ГАВЛ	Лист № 1			

1	Зам.	ГАВЛ.09-2019		09/19
Изм.	Лист	№ докум.	Подп.	Дата

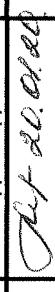
ГАВЛ.431268.016ЭТ

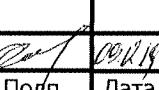
Лист

12

Лист регистрации изменений

Изм.	Номера листов (страниц)				Всего листов (страниц)	№ документа	Входящий № сопроводительного документа и дата	Подпись	Дата
	измененных	замененных	новых	аннулированных					
1	-	13	-	-	13	ГАВЛ.09-2019	-		09.12.2019

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1962				

1	Зам.	ГАВЛ.09-2019		
Изм.	Лист	№ документа	Подп.	Дата

ГАВЛ.431268.016ЭТ

Лист

13