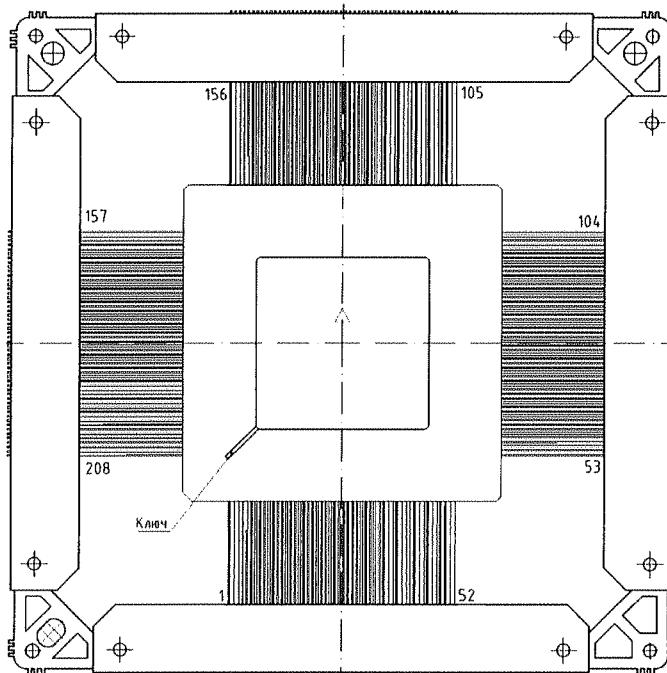


ИНВ. № подл. <i>158</i> ГАВЛ.09-2019	Подл. и дата <i>06.12.16</i>	Взам. инв. № <i>ГАВЛ.09-2019</i>	Инв. № дубл. <i></i>	Подл. и дата <i></i>															
ГАВЛ.431268.019-01ЭТ																			
ЭТИКЕТКА																			
ГАВЛ.431268.019-01ЭТ																			
МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529TP084A																			
<p>Микросхемы интегральные серии 5529TP084A поставляются в металлокерамических корпусах МК 4250.208-2. Микросхемы предназначены для применения в радиоэлектронной аппаратуре специального назначения.</p>																			
																			
<p>Схема расположения выводов для микросхемы 5529TP084A. Обозначения выводов показаны условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.</p>																			
<p>Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.</p>																			
<table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <th style="width: 15%;">Инв. № подл.</th> <th style="width: 15%;">Подл. и дата</th> <th style="width: 15%;">Взам. инв. №</th> <th style="width: 15%;">Инв. № дубл.</th> <th style="width: 15%;">Подл. и дата</th> </tr> <tr> <td><i>158</i></td> <td><i>06.12.16</i></td> <td><i>ГАВЛ.09-2019</i></td> <td><i></i></td> <td><i></i></td> </tr> <tr> <td>Изм. Лист</td> <td>№ докум.</td> <td>Подл.</td> <td>Дата</td> <td><i>06.12.16</i></td> </tr> </table>					Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата	<i>158</i>	<i>06.12.16</i>	<i>ГАВЛ.09-2019</i>	<i></i>	<i></i>	Изм. Лист	№ докум.	Подл.	Дата	<i>06.12.16</i>
Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата															
<i>158</i>	<i>06.12.16</i>	<i>ГАВЛ.09-2019</i>	<i></i>	<i></i>															
Изм. Лист	№ докум.	Подл.	Дата	<i>06.12.16</i>															
ГАВЛ.431268.019-01ЭТ																			
Микросхема интегральная 5529TP084A Этикетка																			
Лит. <input type="checkbox"/> Лист <input type="checkbox"/> Листов <input type="checkbox"/> А <input type="checkbox"/> 1 <input type="checkbox"/> 13																			

1 Основные технические данные

1.1 Основные электрические параметры

Таблица 1 – Электрические параметры микросхем при приёмке и поставке

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , С
		не менее	не более	
1 Выходное напряжение низкого уровня, В при $U_{CC}=2,7$ В, I_{OL} от 1 до 12,0 мА	U_{OL}	-	0,3	+25±10 -60 +85
2 Выходное напряжение высокого уровня, В при $U_{CC}=2,7$ В, I_{OH} от 1 до 12,0 мА	U_{OH}	$U_{CC}-0,3$	-	+25±10 -60 +85
3 Ток потребления статический, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{CC}	-	10,0 ²⁾ 30,0 ²⁾	+25±10 -60 +85
4 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{ILL}, I_{ILH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
5 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=3,63$ В, $U_{OZH}(U_{I/OZH})=U_{CC}$, $U_{OZL}(U_{I/OZL})=0$ В	I_{OZL}, I_{OZH}	-1,0 -3,0	1,0 3,0	+25±10 -60 +85
6 Ток доопределения внешнего вывода до низкого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL}	0,005	2,0	+25±10 -60 +85
7 Ток доопределения внешнего вывода до высокого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH}	0,005	2,0	+25±10 -60 +85
8 Время задержки на вентиль ³⁾ , пс при $U_{CC}=3,63$ В, $C_L \leq 150$ пФ	t_{DB}	-	60,0 100,0	+25±10 -60 +85

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1578	Д. А. А. Р., 15.09.2019			

Инв. №	Зам.	ГАВЛ.09-2019	Подп.	Дата	Лист
Изм.	Лист	№ докум.	Подп.	Дата	2

ГАВЛ.431268.019-01ЭТ

Окончание таблицы 1

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды ¹⁾ , С
		не менее	не более	
9 Входная ёмкость, пФ	C_I	-	7,0	+25±10
			10,0	-60 +85
10 Выходная ёмкость, пФ	C_O	-	7,0	+25±10
			10,0	-60 +85
11 Ёмкость входа/выхода, пФ	C_{IO}	-	7,0	+25±10
			10,0	-60 +85

¹⁾ Погрешность задания температуры составляет ± 3 °С.

²⁾ Значения могут быть уточнены в карте заказа.

³⁾ В карте заказа могут устанавливаться другие динамические параметры с указанием метода контроля.

1.2 Предельно допустимый и предельный режимы эксплуатации

Таблица 2 – Предельно-допустимые и предельные электрические режимы эксплуатации микросхем

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквен- ное обозначе- ние парамет- ра	Предельно- допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
1 Напряжение питания, В	U_{CC}	2,7	3,63	-0,4	4,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U_{OZ}	0,0	U_{CC}	-0,4	$U_{CC}+0,4$, но не более 4,0
3 Входное напряжение низкого уровня, В	U_{IL}	0,0	0,4	-0,4	-
4 Входное напряжение высокого уровня, В	U_{IH}	($U_{CC}-0,4$)	U_{CC}	-	$U_{CC}+0,4$, но не более 4,0
5 Выходной ток низкого уровня, мА	I_{OL}	-	12,0	-	24,0
6 Выходной ток высокого уровня, мА	I_{OH}	-	12,0	-	24,0
7 Емкость нагрузки, пФ	C_L	-	150,0	-	250,0

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1109	04.03.2019			

1	Зам.	ГАВЛ.09-2019	<i>Лев</i>	<i>04.03.19</i>	ГАВЛ.431268.019-01ЭТ	Лист
Изм.	Лист	№ докум.	Подп.	Дата		3

1.3 Содержание драгоценных металлов в 1000 шт. микросхем:

золото - _____ г;

серебро - _____ г.

1.4 Цветных металлов не содержится.

2 Надежность

Наработка до отказа в режимах и условиях эксплуатации, допускаемых АЕНВ.431260.290ТУ, должна быть не менее 140 000 ч при температуре окружающей среды не более $(65 + 5) ^\circ\text{C}$ и не менее 200 000 ч в облегченном режиме при $U_{CC} = 3,0 \text{ В} \pm 5 \%$, выходные токи I_{OL} , I_{OH} не более 50 % от предельно-допустимых значений, установленных в таблице 2.

Гамма – процентный срок сохраняемости (T_{Cu}) микросхем при $\gamma = 99 \%$ при хранении в упаковке изготовителя в отапливаемом хранилище или в хранилище с регулируемыми влажностью и температурой, или в местах хранения микросхем, вмонтированных в защищенную аппаратуру или находящихся в защищенном комплексе ЗИП, должен быть – 25 лет. Требования к показателям безотказности действуют в пределах срока службы T_{sl} , установленного численно равным T_{Cu} .

3 Гарантии изготовителя

Предприятие-изготовитель гарантирует соответствие поставляемой микросхемы всем требованиям ТУ в течение гамма-процентного срока сохраняемости и наработки до отказа в пределах срока службы T_{sl} , установленного численно равным T_{Cu} , при соблюдении потребителем режимов и условий эксплуатации, правил хранения и транспортирования, а также указаний по применению, установленных в ТУ.

Срок гарантии исчисляется с даты изготовления, нанесенной на микросхеме.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
1588	Ж.А.О.ж.ж.			

Изм.	Зам.	ГАВЛ.09-2019	Ред	03.04.19	ГАВЛ.431268.019-01ЭТ	Лист
Изм.	Лист	№ докум.	Подп.	Дата		4

4 Сведения о приемке

Микросхемы интегральные 5529TP084A соответствуют техническим условиям АЕНВ.431260.290ТУ и признаны годными для эксплуатации.

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае проставки общего штампа СКК)

ШТАМП «Перепроверка произведена _____»
дата

Приняты по _____ от _____
указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП
(индивидуальный подпись лица, ответственного за приемку
или общий) (помещают в случае проставки общего штампа СКК)

Цена договорная

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1558	25.09.2019			

Изм.	Зам.	ГАВЛ.09-2019	Ред.	08.09	ГАВЛ.431268.019-01ЭТ	Лист
Изм.	Лист	№ докум.	Подп.	Дата		5

5 Указания по эксплуатации

5.1 Допустимое значение потенциала СЭ – не более 2000 В при использовании стандартных периферийных ячеек и не более 1000 В при использовании периферийных ячеек без верхнего защитного диода, что указывается в карте заказа.

5.2 Для влагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭП-730 по ГОСТ 20824 в 3 слоя.

5.3 Рекомендуется установку и крепление микросхем 5529TP084A на платы проводить в соответствии с рисунком 1. Вид формовки микросхем 5529TP084A - в соответствии с рисунком 2.

Микросхемы пригодны для монтажа в аппаратуре операциями пайки по ОСТ 11 073.063 при установке их на некерамические платы. Допустимое количество исправлений дефектов пайки отдельных выводов микросхемы – не более двух.

Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности.

Устанавливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

Рекомендуемые размеры формовки и обрезки выводов микросхем приводятся в договоре поставки микросхем.

5.4 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), указанными в картах заказа, должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество, и номиналы конденсаторов определяются разработчиком аппаратуры.

Дополнительные указания по производству аппаратуры приводят в картах заказа.

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1558	Од. под. 01.09.			

Лист
6

ГАВЛ.431268.019-01ЭТ

1 Зам. ГАВЛ.09-2019 *Лев* *09.09*

Изм. Лист № докум. Подп. Дата

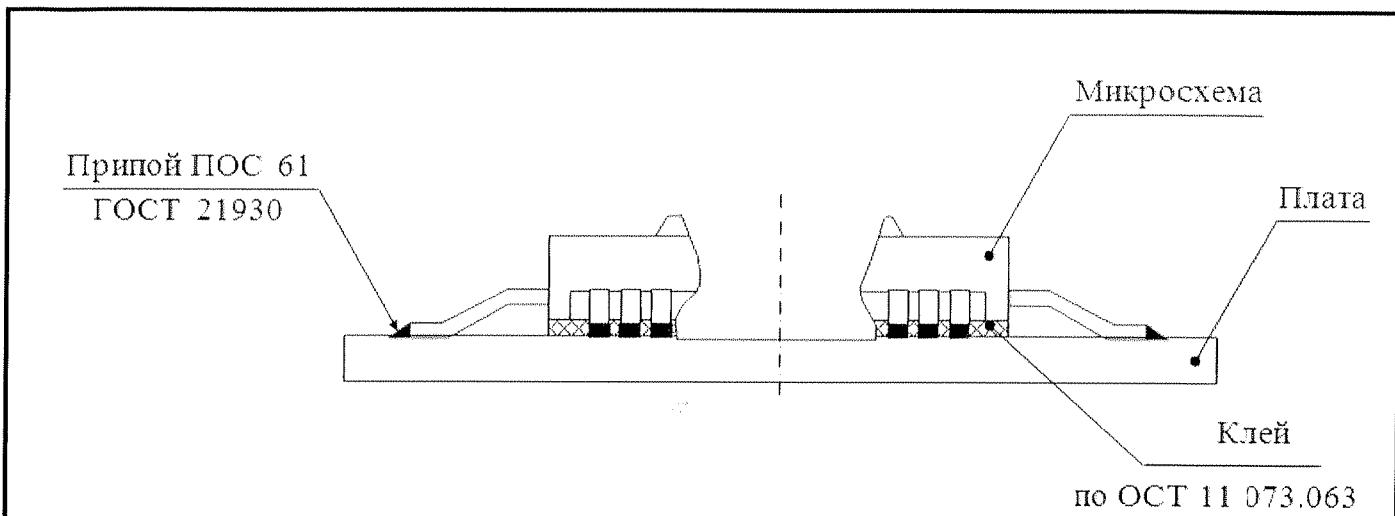


Рисунок 1 – Пример установки и крепления микросхем 5529TP084А на плате

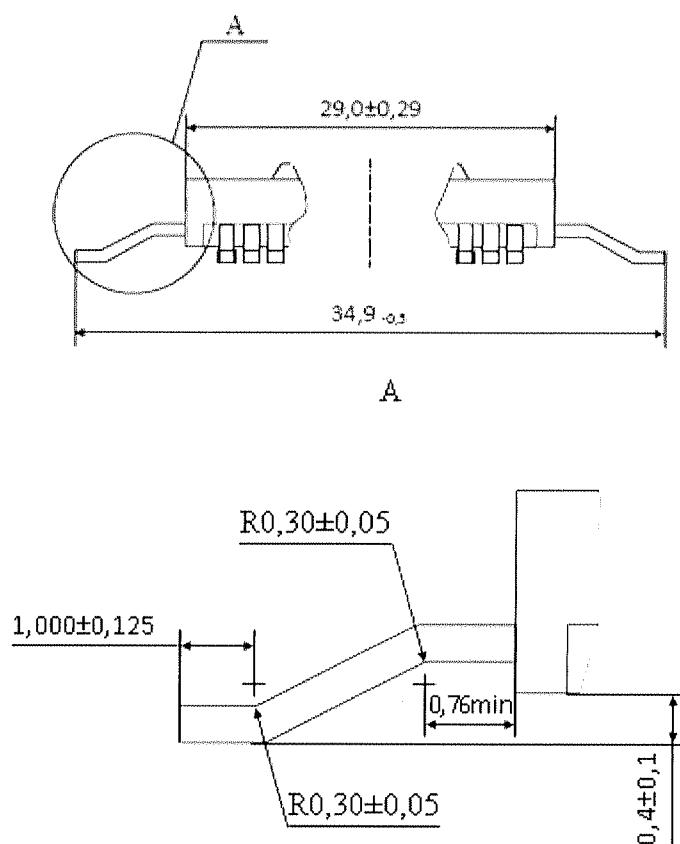


Рисунок 2 – Рекомендуемый вид формовки и обрезки выводов микросхем 5529TP084А

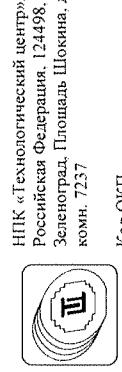
Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1558	Лист 431268			

Изм.	Зам.	ГАВЛ.09-2019	Подп.	Дата

ГАВЛ.431268.019-01ЭТ

Лист

7



НПК «Технологический центр»,
Российская Федерация, 124498, г. Москва,
Зеленоград, Пионерский Шоссе, дом 1, строение 7.
Микросхема 5529ГР084-
указывается
комн. 7237

Код ОКП _____

регистрационный номер карты заказа

ЭТИКЕТКА

ГАВЛ.431268.019-01ЭТ

МИКРОСХЕМА ИНТЕГРАЛЬНАЯ 5529ГР084А

интегральные
корпусах МК 4250.208-2. Микросхемы предназначены
для
металлокерамических
применения в радиоэлектронной аппаратуре специального назначения.

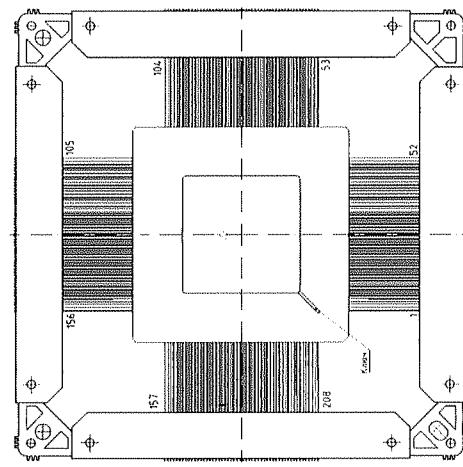


Схема расположения выводов для микросхемы 5529ГР084А.

Обозначения выводов условно. Таблицы назначения выводов микросхем приведены в картах заказа соответствующих регистрационных номеров.

Знак чувствительности микросхем к СЭ обозначен равносторонним треугольником (Δ). Первый вывод микросхемы находится в левом нижнем углу корпуса. Левый нижний угол определяется по фаске на корпусе. Первым выводом является левый нижний вывод корпуса. Нумерация выводов – против часовой стрелки.

1 Основные технические данные

1.1 Основные электрические параметры

Таблица 1 – Электрические параметры микросхем при приемке и поставке

Назначение параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра не менее	Норма параметра не более	Температура среды, °С
1 Выходное напряжение низкого уровня, В при $U_{CC}=2,7$ В, I_{OL} от 1 до 12,0 мА	U_{OL}	-	0,3	+25±10 -60 +85
2 Выходное напряжение высокого уровня, В при $U_{CC}=2,7$ В, I_{OH} от 1 до 12,0 мА	U_{OH}	$U_{CC}-0,3$	-	+25±10 -60 +85
3 Ток потребления статический, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{CC}	-	$10,0^2)$	+25±10 -60 +85
4 Токи утечки низкого и высокого уровней на входе, мкА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{HLL} , I_{LH}	-1,0	1,0	+25±10 -60 +85
5 Выходной ток низкого и высокого уровней в состоянии «Выключено» на выводах выход (вход/выход), мкА при $U_{CC}=3,63$ В, $U_{OZH}(U_{IOZH})=U_{CC}$, $U_{OZL}(U_{IOZL})=0$ В	I_{OZH} , I_{OZL}	-3,0	3,0	+25±10 -60 +85
6 Ток доопределения внешнего вывода до низкого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RL}	0,005	2,0	+25±10 -60 +85
7 Ток доопределения внешнего вывода до высокого уровня, мА при $U_{CC}=3,63$ В, $U_{IH}=U_{CC}$, $U_{IL}=0$ В	I_{RH}	0,005	2,0	+25±10 -60 +85
8 Время задержки на вентиль ³⁾ , пс при $U_{CC}=3,63$ В, $C_L \leq 150$ пФ	t_{DB}	-	60,0	+25±10 -60 +85
		100,0	-	

5529ГР084А

1

1 Зак. ГАВЛ.09-2019
1 Зак. ГАВЛ.09-2019

Документ

Окончание таблицы 1

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Норма параметра не менее	Норма параметра не более	Температура среды ^{1) С}
9 Входная ёмкость, пФ	C_L	-	7,0	$+25 \pm 10$
10 Выходная ёмкость, пФ	C_O	-	10,0	-60 $+85$
11 Ёмкость входа/выхода, пФ	C_{IO}	-	7,0	$+25 \pm 10$

1) Погрешность задания температуры составляет $\pm 3^{\circ}\text{C}$.

2) Значения могут быть уточнены в карте заказа.

3) В карте заказа могут устанавливаться другие динамические параметры с указанием метода контроля.

1.2 Предельно допустимые и предельные режимы эксплуатации

Таблица 2 – Предельно-допустимые и предельные электрические режимы эксплуатации микросхем

Наименование параметра, обозначение единицы физической величины, режим измерения	Буквенное обозначение параметра	Предельно-допустимый режим	Предельный режим
1 Напряжение питания, В	U_{CC}	не менее -0,4	не более 4,0
2 Напряжение, прикладываемое к выводу закрытой микросхемы, В	U_{OZ}	0,0 U_{CC}	-0,4 $U_{CC} + 0,4$, но не более 4,0
3 Входное напряжение низкого уровня, В	U_{IL}	0,0 0,4	-0,4 -
4 Входное напряжение высокого уровня, В	U_{IH}	$(U_{CC} - 0,4)$ U_{CC}	- $U_{CC} + 0,4$, но не более 4,0
5 Выходной ток низкого уровня, мА	I_{OL}	-	12,0 -
6 Выходной ток высокого уровня, мА	I_{OH}	-	12,0 -
7 Емкость нагрузки, пФ	C_L	-	150,0 - 250,0

1 Зак. ГАВЛ 09-2019 *Сергей Рогов* 3

5529TP084A

1.3 Содержание драгоценных металлов в 1000 шт. микросхем:

золото - _____ г;
серебро - _____ г.

1.4 Цветных металлов не содержится.

2 Надежность

Наработка до отказа в режимах и условиях эксплуатации, допускаемых АЕНВ.431260.290ТУ, должна быть не менее 140 000 ч при температуре окружающей среды не более (65 + 5) °C и не менее 200 000 ч в облученном режиме при $U_{CC} = 3,0 \text{ В} \pm 5\%$, выходные токи I_{OL} , I_{OH} не более 50 % от предельно-допустимых значений, установленных в таблице 2.

Гамма – процентный срок сохраняемости (T_{Cu}) микросхем при $\gamma = 99\%$ при хранении в упаковке изготавляемом хранилище или в хранилище с регулируемыми влажностью и температурой, или в местах хранения микросхем, вмонтированных в защищенную аппаратуру или находящихся в защищенном комплексе ЗИП, должен быть – 25 лет. Требования к показателям безотказности действуют в пределах срока службы Тсд, устанавливаемого численно равным T_{Cu} .

3 Гарантии изготовителя

Предприятие-изготовитель гарантирует соответствие поставляемой микросхемы всем требованиям ТУ в течение гамма-процентного срока сохраняемости и наработки до отказа в пределах срока службы Тсд, установленного численно равным T_{Cu} , при соблюдении потребителем режимов и условий эксплуатации, правил хранения и транспортирования, а также указаний по применению, установленных в ТУ.

Срок гарантии исчисляется с даты изготавления, нанесенной на микросхему.

5529TP084A

4

1 Зак. ГАВЛ 09-2019

4 Сведения о приемке

Микросхемы интегральные 5529ТР084А соответствуют техническим условиям АЕНВ.431260.290ГУ и признаны годными для эксплуатации.

Приняты по _____ от _____

указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП

(индивидуальный подпись лица, ответственного за приемку

или общий) (помещают в случае проставки общего штампа СКК)

ШТАМП «Перепроверка производсна _____»

дата

Приняты по _____ от _____

указывают документ о приемке (извещение, акт и др.) дата

ШТАМП СКК _____ ШТАМП ВП

(индивидуальный подпись лица, ответственного за приемку

или общий) (помещают в случае проставки общего штампа СКК)

Цена договорная

Закл. ГАВЛ.09-2019 № 00000000000000000000000000000000
22221 ГУ04А

5 Указания по эксплуатации

5.1 Допустимое значение потенциала СЭ – не более 2000 В при использовании стандартных периферийных ячеек и не более 1000 В при использовании периферийных ячеек без верхнего защитного лиюда, что указывается в карте заказа.

5.2 Для влагозащиты плат с микросхемами рекомендуется лак УР-231 по ТУ 6-21-14 или ЭЛ-730 по ГОСТ 20824 в 3 слоя.

5.3 Рекомендуется установку и крепление микросхем 5529ТР084А на платы проводить в соответствии с рисунком 1. Вид формовки микросхем 5529ТР084А - в соответствии с рисунком 2.

Микросхемы пригодны для монтажа в аппаратуре операциями пайки по ОСТ 11 073.063 при установке их на некерамические платы. Допустимое количество исправлений дефектов пайки отдельных выводов микросхемы – не более двух.

Способ установки микросхем на платы и их демонтажа должен обеспечивать отсутствие передачи усилий, деформирующих корпус.

Рекомендуется начинать пайку с выводов V_{CC} и GND (0 В). Пайку остальных выводов разрешается проводить в любой последовательности.

Установливать и извлекать микросхемы из контактных приспособлений, а также производить замену микросхем необходимо только при снятии напряжений со всех выводов микросхемы.

Рекомендуемые размеры формовки и обрезки выводов микросхем приводятся в договоре поставки микросхем.

5.4 В непосредственной близости между выводами V_{CC} и выводами GND (0 В), указанными в картах заказа, должны быть подключены керамические конденсаторы емкостью не менее 0,3 мкФ и рабочим напряжением не менее 10 В. Необходимое количество, и номиналы конденсаторов определяются разработчиком аппаратуры.

Дополнительные указания по производству аппаратуры приводят в картах заказа.

1 Закл. ГАВЛ.09-2019 № 00000000000000000000000000000000
6

5529ТР084A

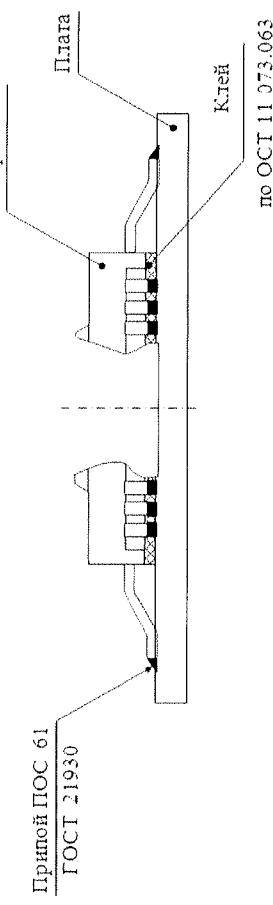


Рисунок 1 – Пример установки и крепления микросхем 5529TP084A на плате

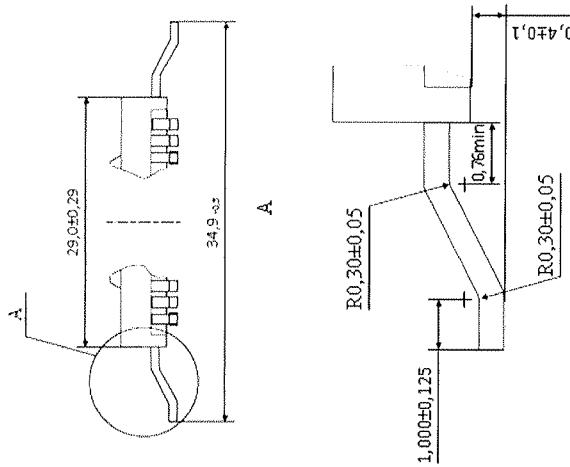


Рисунок 2 – Рекомендуемый вид формовки и обрезки выводов микросхем 5529TP084A

5529TP084A

7

ГАВЛ 09-2014
22/01/2014

Зав.

Содержание

1 Подлинник этикетки со штампом ГАВЛ.431268.019-01ЭТ	1–7, 12, 13
2 Оригинал этикетки (листы без штампа на страницах, имеющих свою нумерацию)	8–11

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1588	Д.А.Олько			

Изм.	Зам.	ГАВЛ.09-2019	Подп.	Дата
1	Лист	№ докум.		08.09.19

ГАВЛ.431268.019-01ЭТ

Лист

12

Лист регистрации изменений

Изм.	Номера листов (страниц)				Всего листов (страниц)	№ документа	Входящий № сопроводительного документа и дата	Подпись	Дата
	измененных	замененных	новых	аннулированных					
1	-	13	-	-	13	ГАВЛ.09-2019	-		09.12.2019

Инв. № подл.	Подл. и дата	Взам. инв. №	Инв. № дубл.	Подл. и дата
1588				

1 Зам. ГАВЛ.09-2019  09.12.19
Изм. Лист № докум. Подп. Дата

ГАВЛ.431268.019-01ЭТ

Лист

13